

## PROPUESTA DE RESOLUCIÓN DE CONVOCATORIA

De acuerdo con la base 4.5 de las Bases Generales de la Convocatoria se publica la propuesta provisional de resolución de la convocatoria.

En base al informe emitido por la Comisión de Selección y las propuestas presentadas, el Órgano de Instrucción eleva la siguiente propuesta de resolución de la Convocatoria tal y como sigue:

“A todas las propuestas aceptadas se les concede el 100% de los costes solicitados siempre que sean costes elegibles dentro de la convocatoria “

Las personas interesadas dispondrán de un plazo de 10 días hábiles, a partir de la firma del presente documento, para realizar las alegaciones y/o subsanaciones que tengan por conveniente.

La siguiente tabla muestra los resultados de la evaluación, así como la cantidad solicitada y la propuesta de resolución.

Proyecto	VALORACIÓN						PROPUESTA DE RESOLUCIÓN
	Calidad técnica del proyecto (40%)	Equipo trabajo y Tareas (20%)	Viabilidad del proyecto (20%)	Adecuación del presupuesto (20%)	TOTAL	SOLICITADO	
Caracterización en campo completo para circuitos fotónicos integrados	4	2	2	1,5	9,5	100.000,00 €	100.000,00 €
SOISens – Silicon-on-Insulator optical fiber sensor interrogator	4	1,5	2	2	9,5	80.000,00 €	80.000,00 €
Liberación farmacológica desde microdispositivos alimentados y comandados mediante radiación infrarroja para su transferencia a aplicaciones médicas intracorpóreas	3,5	1,5	2	1,5	8,5	100.000,00 €	92.000,00 €
Validación de biosensores plasmónicos avanzados (VIBRA)	4	2	2	1,5	9,5	100.000,00 €	100.000,00 €
NAS basado en arquitectura CPU + FPGA	4	1,5	2	2	9,5	100.000,00 €	100.000,00 €
Next Generation Electromagnetic Materials (NEXTGMAT)	4	2	2	1,5	9,5	99.500,00 €	92.000,00 €
Desarrollo de Sistemas Integrados de Front End y Procesado Analógico Temprano para una Nueva Tecnología de Tomógrafos PET	4	1,5	2	1,5	8,5	116.000,00 €	100.000,00 €

Las personas interesadas dispondrán de un plazo de 10 días hábiles, a partir de la firma del presente documento, para realizar las alegaciones y/o aportar los documentos que estimen oportunos frente a esta propuesta de resolución.

Director de la Cátedra de Diseño Microelectrónico

Francisco J. Ballester Merelo

Proyecto financiado por la Unión Europea – NextGenerationEU y por la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales del Ministerio para la Transformación Digital y de la Función Pública, en el marco del Plan de Recuperación, Transformación y Resiliencia del Gobierno de España.